PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-254528

(43)Date of publication of application: 03.10.1995

(51)Int.CI.

H01G 4/40 H01G 4/30

H03H 7/075

(21)Application number : 06-044595

(71)Applicant: MURATA MFG CO LTD

(22)Date of filing:

16.03.1994

(72)Inventor: AZUMA TAKAHIRO

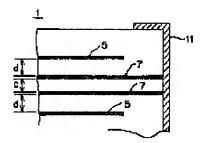
TOKUDA HIROMICHI KANEKO TOSHIMI

(54) LAMINATED NOISE FILTER

(57)Abstract:

PURPOSE: To obtain the laminated noise filter in which delamination is hard to cause in a firing operation by a method wherein signal electrodes in two layers are laminated between grounding electrodes and the interval between the signal electrodes is set within a range of a specific multiple of the interval between the grounding electrode and the signal electrode adjacent to the grounding electrode.

CONSTITUTION: A laminated noise filter 1 is laminated in such a way that insulator sheets in which grounding electrodes 5 have been formed on the surface, insulator sheets in which signal electrodes 7 have been formed on the surface and insulator sheets in which nothing has been formed on the surface are piled up. In a laminated state, the signal electrodes 7 in two layers are arranged and installed between the grounding electrodes 5 via the insulator sheets. The interval (c) between the signal electrodes 7 is set to be 0.5 to 1.1 times every interval (d) between every grounding electrode 5 and every



signal electrode 7. Thereby, a stress, due to the difference in a thermal contraction rate, which is generated in a firing operation is reduced, and it is possible to prevent delamination from being caused.

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-254528

(43)公開日 平成7年(1995)10月3日

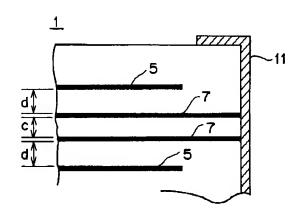
(51) Int.Cl. ⁶ H 0 1 G	4/40	識別記号		,	庁内整理番号	FΙ			;	技術表示簡序
нозн	4/40 4/30 7/075	3 (1	D '	9174-5E	H01G				
				A	8321 5 J			3 2 1	A	
				,	9174-5E		4/ 40			
	•					審査請求	未請求	請求項の数1	OL	(全 4 頁)
(21)出願番号		特願平6-44595			(71) 出願人	000006231				
						_	株式会社	土村田製作所		
(22)出願日		平成6年(1994)3月16日			京都府長岡京市天神二			□目261	第10号	
						(72)発明者	東貴	4		
							京都府县	曼岡京市天神二	厂目26都	路10号 株式
							会社村田	田製作所内		
						(72)発明者	徳田 博道			
							京都府县	曼岡京市天神二	厂目26都	幹10号 株式
							会社村田	H製作所内		
						(72)発明者	金子			
							京都府县	是岡京市天神二	Г目26∤	路10号 株式
							会社村田	田製作所内		
						(7.4) (5.09 t	4500	森下 武一		

(54)【発明の名称】 積層型ノイズフィルタ

(57)【要約】

【目的】 焼成する際にデラミネーションが発生しにくい積層型ノイズフィルタを得る。

【様成】 積層型ノイズフィルタ1は、グランド電極5を表面に設けた絶縁体シート、信号電極7を表面に設けた絶縁体シート、表面に何も設けない絶縁体シートを積み重ねて積層したものである。積層された状態で、グランド電極5の間に絶縁体を介して二層の信号電極7が配設されている。信号電極7相互間の間隔cは、グランド電極5と信号電極7との間隔dの0.5~1.1倍の範囲内になるように設定されている。



1

【特許請求の範囲】

【請求項1】 絶縁体とグランド電極と信号電極を積層 して構成したノイズフィルタにおいて、

グランド電極間に少なくとも二層の信号電極を積層し、 前記信号電極相互間の間隔が、前記グランド電極とこの グランド電極に隣接した前記信号電極との間隔の0.5 ~1.1倍の範囲内にあることを特徴とする積層型ノイ ズフィルタ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、ノイズフィルタ、特 に、積層型ノイズフィルタに関する。

[0002]

【従来の技術と課題】従来より、絶縁体とグランド電極 と信号電極を積層して構成した積層型ノイズフィルタが 知られている。このノイズフィルタを大電流用として使 用する場合には直流抵抗を小さくする必要がある。こと に、直流抵抗を小さくする方法として、グランド電極間 に複数層の信号電極を配設する方法が考えられる。そし しないため、互いの間隔は、製品サイズを小さく、か つ、製造コストを下げるためにできるだけ小さくする傾 向にある。一例をみれば、信号電極相互間の間隔は20 μπとされ、グランド電極とこのグランド電極に隣接し た信号電極との間隔は40 µmとされるものが考えられ る。すなわち、信号電極相互間の間隔が、グランド電極 とこのグランド電極に隣接した信号電極との間隔の2倍 に設定されていた。ところが、信号電極相互間の間隔を 小さくすると、信号電極相互間に配設された絶縁体の熱 収縮率が信号電極の熱収縮率と大きく異なることにな り、焼成する際に発生する熱収縮率の差による応力が大 きくなり、デラミネーションが発生し易くなるという問 題があった。

【0003】そこで、本発明の課題は、焼成する際にデ ラミネーションが発生しにくい積層型ノイズフィルタを 提供することにある。

[0004]

【課題を解決するための手段と作用】以上の課題を解決 するため、本発明に係る積層型ノイズフィルタは、グラ 信号電極相互間の間隔が、前記グランド電極とこのグラ ンド電極に隣接した前記信号電極との間隔の0.5~ 1. 1倍の範囲内にあることを特徴とする。

【0005】以上の構成により、信号電極相互間の間隔 が従来のノイズフィルタより大きくなり、信号電極と信 号電極相互間に配設された絶縁体の熱収縮率との差が抑 制される。このため、焼成する際に発生する熱収縮率の 差による応力が従来のノイズフィルタより小さくなり、 デラミネーションの発生が抑えられる。

[0006]

【実施例】以下、本発明に係る積層型ノイズフィルタの 一実施例について添付図面を参照して説明する。図1に 示すように、積層型ノイズフィルタ1はグランド電極5 を表面に設けた絶縁体シート2、信号電極7を表面に設 けた絶縁体シート2及び表面に何も設けない絶縁体シー

ト2にて構成されている。絶縁体シート2の材料として は、例えばチタン酸バリウムやチタン酸ジルコン酸鉛等 の誘電体セラミックスが使用される。 [0007]電極5, 7は、Ag, Ag-Pd, Cu等

10 のペーストをスクリーン印刷の手段にて絶縁体シート2 の表面に塗布、乾燥することにより形成してもよいし、 スパッタリングや蒸着等の手段により形成してもよい。 グランド電極5の端部5a,5bはそれぞれ絶縁体シー ト2の手前側の辺及び奥側の辺に露出している。信号電 極7の端部7a, 7bはそれぞれ絶縁体シート2の左辺 及び右辺に露出している。

【0008】電極5、7をそれぞれ表面に設けた絶縁体 シート2及び表面に何も設けない絶縁体シート2は、積 み重ねられる。すなわち、グランド電極5を表面に設け て、各複数層の信号電極相互間は静電容量取得には関与 20 た2枚の絶縁体シート2の間に、表面に何も設けない絶 縁体シート2を介して信号電極7を表面に設けた2枚の 絶縁体シート2が配設される。各絶縁体シート2が積み 重ねられた後、成形され、焼成される。積層された状態 で、グランド電極5と信号電極7間に静電容量が形成さ

> 【0009】図2に示すように、焼成されたノイズフィ ルタ1には、両端部に外部入出力電極10,11が設け られると共に、手前側及び奥側の側面中央部にそれぞれ 外部グランド電極12a, 12bが設けられる。外部入 30 出力電極 1 0 は信号電極 7 の一方の端部 7 a に電気的に 接続し、外部入出力電極11は信号電極7の他方の端部 7 b に電気的に接続し、外部グランド電極 1 2 a はグラ ンド電極5の一方の端部5 a に電気的に接続し、外部グ ランド電極12bはグランド電極5の他方の端部5bに 電気的に接続している。図3はノイズフィルタ1の電気 等価回路図である。

【0010】以上の構造からなるノイズフィルタ1は、 図4に示すように、グランド電極5とこのグランド電極 5に隣接した信号電極7との間隔 d が 2 枚の絶縁体シー ンド電極間に少なくとも二層の信号電極を積層し、前記 40 ト2の合計厚さとなる。信号電極7相互間の間隔cは1 枚の絶縁体シート2の厚さとなる。そこで、信号電極7 間に配設される絶縁体シート2に、厚さが4μm、12 μ m、20 μ m、32 μ m、40 μ m、60 μ mの6種 類を使用すると共に、残りの絶縁体シート2には厚さが 20μmのものを使用して、それぞれノイズフィルタ1 を製作し、そのデラミネーション発生率を評価した。図 5はその評価結果を示すグラフである。グラフの横軸 は、間隔 c と間隔 d の比を表示している。信号電極 7 間 に配設される絶縁体シート2の厚さが32 µm以上、す 50 なわち、c/dの数値が0.8以上になると、焼成時に 3

おけるデラミネーションの発生率が0%になった。これ は、信号電極7相互間の間隔 c が、従来のノイズフィル タより大きくなり、信号電極7相互間に配設された絶縁 体の熱収縮率と、信号電極7の熱収縮率との差が抑えら れ、焼成する際に発生する熱収縮率の差による応力が従 来のフィルタより小さくなったからであると考えられ る。なお、本発明においては、前記c/dの値が0.8 未満となるとデラミネーションが発生しているが、その 発生率が10%以下であれば十分実用に耐える。従っ て、c/d値が0.5のものも本発明の範囲である。 【0011】一方、信号電極7間に配設される絶縁体シ ート2の厚さを厚くすると、部品サイズを従来のノイズ フィルタと同一サイズにするのであれば、積層すること ができる信号電極7の層数は減少することになる。従っ て、間隔cの上限の寸法は、ノイズフィルタの性能を劣 化させないで信号電極7の層数を減少させることができ る範囲内に設定される。すなわち、c/dの数値が1. 1となる間隔 c (本実施例の場合、信号電極 7 間に配設 される絶縁体シート2の厚さが44 μm)を上限とする のが最も好ましい。

【0012】なお、本発明に係る積層型ノイズフィルタは前記実施例に限定するものではなく、その要旨の範囲内で種々に変形することができる。グランド電極相互間に設ける信号電極は2層に限定されるものではなく、3層以上であってもよい。また、信号電極相互間に配設される絶縁体シートは1枚に限るものではなく、2枚以上を組み合わせてもよい。

【0013】さらに、ノイズフィルタは、絶縁体シートを積み重ねて構成するものに限らない。例えば、以下に説明する製法によってノイズフィルタを製作してもよい。スクリーン印刷等の手段によりベースト状の絶縁体材料を塗布、乾燥して絶縁体膜を形成した後、その絶縁体膜の表面にベースト状の導電体材料を塗布、乾燥して*

* 信号電極(あるいは、グランド電極)を形成する。とう して順に重ね塗りすることによって積層構造を有するノ イズフィルタが得られる。

[0014]

【発明の効果】以上の説明で明らかなように、本発明によれば、信号電極相互間の間隔を、グランド電極とこのグランド電極に隣接した信号電極との間隔の0.5~1.1倍としたので、信号電極相互間の間隔が従来のノイズフィルタより大きくなり、信号電極相互間に配設された絶縁体の熱収縮率と信号電極の熱収縮率との差が抑制される。この結果、焼成する際に発生する熱収縮率の差による応力が従来のノイズフィルタより小さくなり、デラミネーションが発生しにくい積層型ノイズフィルタが得られる。

【図面の簡単な説明】

【図1】本発明に係る積層型ノイズフィルタの一実施例を示す分解斜視図。

【図2】図1に示したノイズフィルタの外観を示す斜視図。

20 【図3】図2に示したノイズフィルタの電気等価回路図。

【図4】図2に示したノイズフィルタの一部拡大構造

【図5】デラミネーション発生率の評価結果**を**示すグラフ。

【符号の説明】

1…積層型ノイズフィルタ

2…絶縁体シート

5…グランド電極

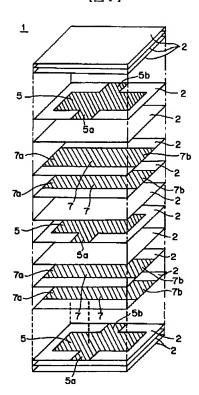
30 7…信号電極

c…信号電極相互間の間隔

d…グランド電極と信号電極間の間隔

[図2] [図3] [図4]

【図1】



【図5】

